

## OFERTA DE BECA

Beca de colaboración con cargo a convenios/proyectos de investigación

Madrid, 19. de .....Mayo..... de 20..17

1. Perfil:	Ingeniero en formación
2. Categoría:	Estudiante
3. Línea de investigación:	Implementación de interfaces PCI-express y DDR en placa aceleradora con FPGA.
4. Centro de trabajo:	E.T.S.I. Telecomunicación
5. Dirección:	Avda Complutense 30
6. Jornada (h/sem.):	15,00 (jornada completa>= 30 h/semana)
7. Asignación bruta/mes (€):	€500,00
8. Duración prevista(meses):	2
9. Fecha prevista de inicio:	01-06-17

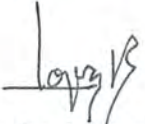
10. Titulación requerida:	Estudiante de Ingeniería de Telecomunicación
11. Experiencia necesaria:	Diseño electrónico con VHDL, FPGAs de altas prestaciones, arquitectura de computadores
12. Otros: (grupo de investigación, línea de investigación, condiciones particulares, etc., que considere necesario precisar)	Grupo de investigación: Laboratorio de Sistemas Integrados

Interesados remitir curriculum vitae a:  (correo electrónico)

El plazo de admisión de C.V. finaliza el: 29 de .....Mayo..... de 20..17 a las  horas

NOTA: La oferta debe permanecer publicada en el tablón de anuncios del centro y/o en la web durante al menos 10 días naturales

El Investigador responsable:

  
Fdo.: Carlos A. Lopez Barrio.....  
[Nombre completo y apellidos]



OFERTA PUBLICADA en:

Fecha de publicación: 18. / .05. / ...17

Tablón de anuncios del centro:

Web (indicar dirección web completa y adjuntar copia de pantalla):