

OFERTA DE BECA

Datos del Puesto

Título o perfil de la beca: Becario para proyecto de Innovación Docente

Categoría (si procede):

Tareas a desarrollar: Diseño de plataforma para laboratorio docente de electrónica que incluya FPGA y raspberry Pi

Jornada (h/sem): 10

Asignación/Ayuda al estudio: 1200€

Duración prevista (meses): 4

Fecha prevista de inicio: 03/05/2017

Requisitos del candidato

- Alumnos cursando titulación:
- Grado en Ingeniería de Tecnologías y Servicios de Telecomunicación
 - Grado en Ingeniería Biomédica
 - Máster Universitario en Ingeniería de Telecomunicación

Experiencia necesaria:

Programación en VHDL

Diseño de PCB (programas Eagle, Altium, Orcad o similar)

Otros:

Datos de la empresa

Empresa: Departamento de Ingeniería Electrónica

Dirección: ETSI Telecomunicación

Contacto

Interesados enviar curriculum vitae a: malagon@die.upm.es

El plazo de admisión de C.V. finaliza el 23 de abril de 2017, a las 23:59h

*Fecha publicación 1-4-17
Hasta 23-4-17*

