

ANX-PR/CL/001-01
GUÍA DE APRENDIZAJE

ASIGNATURA

Sistemas electrónicos

CURSO ACADÉMICO - SEMESTRE

2016-17 - Segundo semestre

Datos Descriptivos

Nombre de la Asignatura	Sistemas electronicos
Titulación	09IB - Grado en Ingeniería Biomedica
Centro responsable de la titulación	Escuela Tecnica Superior de Ingenieros de Telecomunicacion
Semestre/s de impartición	Cuarto semestre
Módulos	Obligatorio
Materias	Electronica para biomedicina
Carácter	Obligatoria
Código UPM	95000120
Nombre en inglés	Electronics systems

Datos Generales

Créditos	6	Curso	2
Curso Académico	2016-17	Período de impartición	Febrero-Junio
Idioma de impartición	Castellano	Otros idiomas de impartición	

Requisitos Previos Obligatorios

Asignaturas Previas Requeridas

El plan de estudios Grado en Ingeniería Biomedica no tiene definidas asignaturas previas superadas para esta asignatura.

Otros Requisitos

El plan de estudios Grado en Ingeniería Biomedica no tiene definidos otros requisitos para esta asignatura.

Conocimientos Previos

Asignaturas Previas Recomendadas

Fundamentos de programación

Fundamentos de electrónica

Otros Conocimientos Previos Recomendados

El coordinador de la asignatura no ha definido otros conocimientos previos recomendados.

Competencias

CE21 - Conocer, comprender y utilizar herramientas informáticas para la resolución de problemas matemáticos y de simulación de sistemas.

CE36 - Comprender y saber calcular diferentes aspectos de los circuitos electrónicos analógicos y del comportamiento analógico de circuitos digitales dados.

CE37 - Capacidad para ser capaz de utilizar herramientas informáticas de cálculo y diseño de circuitos.

CG1 - Desarrollar las habilidades de aprendizaje necesarias para emprender actividades o estudios posteriores de forma autónoma y con confianza.

CG15 - Transmitir la información adquirida, las ideas, los problemas y las soluciones de forma oral y escrita en castellano e inglés.

CG2 - Aplicar de forma profesional a su trabajo los conocimientos adquiridos.

Resultados de Aprendizaje

RA103 - Conoce los componentes básicos de los circuitos digitales y sus características analógicas

RA101 - Sabe utilizar herramientas de cálculo y diseño de circuitos.

RA104 - Sabe diseñar y verificar circuitos digitales sencillos sin microprocesador

RA105 - Comprende la estructura y funcionamiento básico de un microprocesador y reconoce microcontroladores, DSPs y FPGAs como los dispositivos programables más útiles en electrónica.

RA106 - Comprende el funcionamiento de los sistemas digitales basados en microprocesador

RA107 - Conoce las técnicas de conexión de periféricos básicos, diseña sus circuitos y programa drivers de bajo nivel.

RA108 - Comprende los subsistemas básicos de los sistemas de acondicionamiento y procesado digital más comunes en equipos biomédicos, tanto de diagnóstico como de terapia.

Profesorado

Profesorado

Nombre	Despacho	e-mail	Tutorías
Santos Lleo, Andres De (Coordinador/a)	C-227	andres.santos@upm.es	Se puede acordar una cita por email (andres@die.upm.es)
Malagon Marzo, Pedro Jose	B-113	pedro.malagon.marzo@upm.es	Se puede acordar cita por email

Nota.- Las horas de tutoría son orientativas y pueden sufrir modificaciones. Se deberá confirmar los horarios de tutorías con el profesorado.

Descripción de la Asignatura

Esta asignatura pretende enseñar al alumno a analizar y diseñar un sistema digital para resolver aplicaciones concretas (preferiblemente de tipo biomédico). La aplicación podrá interactuar con su entorno, mediante unidades de entradas/salidas principalmente digitales, pero también analógicas con los correspondientes conversores. Se estudiarán las soluciones con puertas lógicas (circuitos combinacionales y secuenciales) así como su realización con circuitos programables. Asimismo, se estudiarán los sistemas basados en microprocesadores o microcontroladores, incluyendo sus posibilidades de tratamiento de información en tiempo real.

Temario

1. Fundamentos de electrónica digital
2. Bloques combinacionales
3. Bloques secuenciales
4. Lenguajes de descripción hardware
5. Otros bloques aritmético-lógicos
6. Circuitos programables
7. Arquitecturas de procesadores
8. Memorias
9. Programación y flujo de diseño
10. Caso de estudio: un procesador real
11. Unidades de Entrada/salida
12. Gestión en tiempo real
13. Estudio de un sistema completo

Cronograma

Horas totales: 56 horas

Horas presenciales: 56 horas (35.9%)

Peso total de actividades de evaluación continua: 90%

Peso total de actividades de evaluación sólo prueba final: 100%

Semana	Actividad Presencial en Aula	Actividad Presencial en Laboratorio	Otra Actividad Presencial	Actividades Evaluación
Semana 1	<p>Introducción. Duración: 02:00 LM: Actividad del tipo Lección Magistral</p> <p>Fundamentos de electrónica digital Duración: 02:00 LM: Actividad del tipo Lección Magistral</p>			
Semana 2	<p>Bloques combinacionales Duración: 04:00 LM: Actividad del tipo Lección Magistral</p>			
Semana 3	<p>Ejercicio Duración: 02:00 PR: Actividad del tipo Clase de Problemas</p> <p>Bloques secuenciales Duración: 02:00 LM: Actividad del tipo Lección Magistral</p>			
Semana 4	<p>Bloques secuenciales Duración: 04:00 LM: Actividad del tipo Lección Magistral</p>			
Semana 5	<p>Ejercicio Duración: 02:00 PR: Actividad del tipo Clase de Problemas</p> <p>Lenguajes de descripción hardware Duración: 02:00 LM: Actividad del tipo Lección Magistral</p>			
Semana 6	<p>Otros bloques Duración: 02:00 LM: Actividad del tipo Lección Magistral</p> <p>Circuitos programables Duración: 02:00 LM: Actividad del tipo Lección Magistral</p>			
Semana 7	<p>Circuitos programables Duración: 02:00 LM: Actividad del tipo Lección Magistral</p> <p>Ejercicio Duración: 02:00 PR: Actividad del tipo Clase de Problemas</p>			

Semana 8	<p>Arquitecturas de procesadores Duración: 02:00 LM: Actividad del tipo Lección Magistral</p>			<p>Ejercicio evaluable Duración: 02:00 EX: Técnica del tipo Examen Escrito Evaluación continua Actividad presencial</p>
Semana 9	<p>Arquitecturas de procesadores Duración: 02:00 LM: Actividad del tipo Lección Magistral</p> <p>Memorias Duración: 02:00 LM: Actividad del tipo Lección Magistral</p>			
Semana 10	<p>Programación y flujo de diseño Duración: 02:00 LM: Actividad del tipo Lección Magistral</p> <p>Caso de estudio: un procesador real Duración: 02:00 LM: Actividad del tipo Lección Magistral</p>			
Semana 11	<p>Unidades de entrada/salida Duración: 02:00 LM: Actividad del tipo Lección Magistral</p> <p>Gestión en tiempo real Duración: 02:00 LM: Actividad del tipo Lección Magistral</p>			
Semana 12	<p>Ejemplo de sistema completo Duración: 04:00 LM: Actividad del tipo Lección Magistral</p>			
Semana 13				<p>Presentación de trabajo Duración: 04:00 PG: Técnica del tipo Presentación en Grupo Evaluación continua Actividad presencial</p>
Semana 14	<p>Ejemplo de sistema completo Duración: 02:00 LM: Actividad del tipo Lección Magistral</p>			<p>Ejercicio evaluable Duración: 02:00 EX: Técnica del tipo Examen Escrito Evaluación continua Actividad presencial</p>
Semana 15				
Semana 16				
Semana 17				<p>Examen final Duración: 04:00 EX: Técnica del tipo Examen Escrito Evaluación sólo prueba final Actividad presencial</p>

Nota.- El cronograma sigue una planificación teórica de la asignatura que puede sufrir modificaciones durante el curso.

Nota 2.- Para poder calcular correctamente la dedicación de un alumno, la duración de las actividades que se repiten en el tiempo (por ejemplo, subgrupos de prácticas") únicamente se indican la primera vez que se definen.

Actividades de Evaluación

Semana	Descripción	Duración	Tipo evaluación	Técnica evaluativa	Presencial	Peso	Nota mínima	Competencias evaluadas
8	Ejercicio evaluable	02:00	Evaluación continua	EX: Técnica del tipo Examen Escrito	Sí	35%		CE21, CE36, CE37
13	Presentación de trabajo	04:00	Evaluación continua	PG: Técnica del tipo Presentación en Grupo	Sí	20%		CE21, CG1, CG2, CG15
14	Ejercicio evaluable	02:00	Evaluación continua	EX: Técnica del tipo Examen Escrito	Sí	35%		CE21, CE37
17	Examen final	04:00	Evaluación sólo prueba final	EX: Técnica del tipo Examen Escrito	Sí	100%	5 / 10	CE21, CG1, CG2, CE36, CG15, CE37

Criterios de Evaluación

Los dos ejercicios evaluables (semanas 9 y 17) comprenderán la resolución de uno o varios problemas sobre la materia vista hasta ese momento en las clases.

El **10 % de la evaluación continua** se conseguirá por la asistencia y participación en clase, así como por la resolución y entrega de ejercicios propuestos en las clases.

Examen final

En cumplimiento de la Normativa de Evaluación de la Universidad Politécnica de Madrid, los alumnos que lo deseen serán evaluados mediante un único examen final siempre y cuando lo comuniquen al Director del Departamento de Ingeniería Electrónica mediante solicitud presentada en el registro de la Escuela Técnica Superior de Ingenieros de Telecomunicación antes del día 1/3/2017. Esta opción supone la renuncia a la evaluación continua. La convocatoria extraordinaria de la asignatura consistirá en una evaluación mediante un examen final (100 % de la nota)

Recursos Didácticos

Descripción	Tipo	Observaciones
Presentaciones	Recursos web	En el moodle de la asignatura habrá una copia de todo el material utilizado en las clases, así como el necesario para la realización de los ejercicios.
Digital Design and Computer Architecture	Bibliografía	Autores: D. Harris & S. Harris. Editorial: Elsevier
Digital Design: Principles and Practices	Bibliografía	Libro adicional de consulta Autor: J.F. Wakerly Editorial: Prentice Hall