



POLITÉCNICA

CAMPUS
DE EXCELENCIA
INTERNACIONAL

PROCESO DE
COORDINACIÓN DE LAS
ENSEÑANZAS PR/CL/001



E.T.S. de Ingenieros de
Telecomunicacion

ANX-PR/CL/001-01

GUÍA DE APRENDIZAJE

ASIGNATURA

95000120 - Sistemas electronicos

PLAN DE ESTUDIOS

09IB - Grado en Ingenieria Biomedica

CURSO ACADÉMICO Y SEMESTRE

2017/18 - Segundo semestre

Índice

Guía de Aprendizaje

1. Datos descriptivos.....	1
2. Profesorado.....	1
3. Conocimientos previos recomendados.....	2
4. Competencias y resultados de aprendizaje.....	2
5. Descripción de la asignatura y temario.....	3
6. Cronograma.....	5
7. Actividades y criterios de evaluación.....	7
8. Recursos didácticos.....	9

1. Datos descriptivos

1.1. Datos de la asignatura

Nombre de la asignatura	95000120 - Sistemas electronicos
No de créditos	6 ECTS
Carácter	Obligatoria
Curso	Segundo curso
Semestre	Cuarto semestre
Período de impartición	Febrero-Junio
Idioma de impartición	Castellano
Titulación	09IB - Grado en Ingenieria Biomedica
Centro en el que se imparte	Escuela Tecnica Superior de Ingenieros de Telecomunicacion
Curso académico	2017-18

2. Profesorado

2.1. Profesorado implicado en la docencia

Nombre	Despacho	Correo electrónico	Horario de tutorías *
Andres De Santos Lleo (Coordinador/a)	C-227	andres.santos@upm.es	Sin horario. Se puede acordar una cita por email (andres@die.upm.es)
Pedro Jose Malagon Marzo	B-113	pedro.malagon.marzo@upm.es	Sin horario. Se puede acordar cita por email

* Las horas de tutoría son orientativas y pueden sufrir modificaciones. Se deberá confirmar los horarios de tutorías

con el profesorado.

3. Conocimientos previos recomendados

3.1. Asignaturas previas que se recomienda haber cursado

- Fundamentos de programación
- Fundamentos de electrónica

3.2. Otros conocimientos previos recomendados para cursar la asignatura

El plan de estudios Grado en Ingeniería Biométrica no tiene definidos otros conocimientos previos para esta asignatura.

4. Competencias y resultados de aprendizaje

4.1. Competencias que adquiere el estudiante al cursar la asignatura

CE21 - Conocer, comprender y utilizar herramientas informáticas para la resolución de problemas matemáticos y de simulación de sistemas.

CE36 - Comprender y saber calcular diferentes aspectos de los circuitos electrónicos analógicos y del comportamiento analógico de circuitos digitales dados.

CE37 - Capacidad para ser capaz de utilizar herramientas informáticas de cálculo y diseño de circuitos.

CG1 - Desarrollar las habilidades de aprendizaje necesarias para emprender actividades o estudios posteriores de forma autónoma y con confianza.

CG2 - Aplicar de forma profesional a su trabajo los conocimientos adquiridos.

4.2. Resultados del aprendizaje al cursar la asignatura

RA103 - Conoce los componentes básicos de los circuitos digitales y sus características analógicas

RA101 - Sabe utilizar herramientas de cálculo y diseño de circuitos.

RA104 - Sabe diseñar y verificar circuitos digitales sencillos sin microprocesador

RA105 - Comprende la estructura y funcionamiento básico de un microprocesador y reconoce microcontroladores, DSPs y FPGAs como los dispositivos programables más útiles en electrónica.

RA106 - Comprende el funcionamiento de los sistemas digitales basados en microprocesador

RA107 - Conoce las técnicas de conexión de periféricos básicos, diseña sus circuitos y programa drivers de bajo nivel.

RA108 - Comprende los subsistemas básicos de los sistemas de acondicionamiento y procesado digital más comunes en equipos biomédicos, tanto de diagnóstico como de terapia.

5. Descripción de la asignatura y temario

5.1. Descripción de la asignatura

Esta asignatura pretende enseñar al alumno a analizar y diseñar un sistema digital para resolver aplicaciones concretas (preferiblemente de tipo biomédico). La aplicación podrá interactuar con su entorno, mediante unidades de entradas/salidas principalmente digitales, pero también analógicas con los correspondientes conversores. Se estudiarán las soluciones con puertas lógicas (circuitos combinacionales y secuenciales) así como su realización con circuitos programables. Asimismo, se estudiarán los sistemas basados en microprocesadores o microcontroladores, incluyendo sus posibilidades de tratamiento de información en tiempo real.

5.2. Temario de la asignatura

1. Fundamentos de electrónica digital
2. Bloques combinacionales
3. Bloques secuenciales
4. Lenguajes de descripción hardware
5. Otros bloques aritmético-lógicos
6. Circuitos programables
7. Arquitecturas de procesadores
8. Memorias
9. Programación y flujo de diseño
10. Caso de estudio: un procesador real
11. Unidades de Entrada/salida
12. Gestión en tiempo real
13. Estudio de un sistema completo

6. Cronograma

6.1. Cronograma de la asignatura *

Sem	Actividad presencial en aula	Actividad presencial en laboratorio	Otra actividad presencial	Actividades de evaluación
1	Introducción. Duración: 02:00 LM: Actividad del tipo Lección Magistral Fundamentos de electrónica digital Duración: 02:00 LM: Actividad del tipo Lección Magistral			
2	Bloques combinacionales Duración: 04:00 LM: Actividad del tipo Lección Magistral			
3	Ejercicio Duración: 02:00 PR: Actividad del tipo Clase de Problemas Bloques secuenciales Duración: 02:00 LM: Actividad del tipo Lección Magistral			
4	Bloques secuenciales Duración: 04:00 LM: Actividad del tipo Lección Magistral			
5	Ejercicio Duración: 02:00 PR: Actividad del tipo Clase de Problemas Lenguajes de descripción hardware Duración: 02:00 LM: Actividad del tipo Lección Magistral			
6	Otros bloques Duración: 02:00 LM: Actividad del tipo Lección Magistral Circuitos programables Duración: 02:00 LM: Actividad del tipo Lección Magistral			
7	Circuitos programables Duración: 02:00 LM: Actividad del tipo Lección Magistral Ejercicio Duración: 02:00 PR: Actividad del tipo Clase de Problemas			
8	Arquitecturas de procesadores Duración: 02:00 LM: Actividad del tipo Lección Magistral			Ejercicio evaluable EX: Técnica del tipo Examen Escrito Evaluación continua Duración: 02:00

9	Arquitecturas de procesadores Duración: 02:00 LM: Actividad del tipo Lección Magistral Memorias Duración: 02:00 LM: Actividad del tipo Lección Magistral			
10	Programación y flujo de diseño Duración: 02:00 LM: Actividad del tipo Lección Magistral Caso de estudio: un procesador real Duración: 02:00 LM: Actividad del tipo Lección Magistral			
11	Unidades de entrada/salida Duración: 02:00 LM: Actividad del tipo Lección Magistral			Práctica de laboratorio OT: Otras técnicas evaluativas Evaluación continua y sólo prueba final Duración: 02:00
12	Gestión en tiempo real Duración: 02:00 LM: Actividad del tipo Lección Magistral			Práctica de laboratorio OT: Otras técnicas evaluativas Evaluación continua y sólo prueba final Duración: 02:00
13	Ejemplo de sistema completo Duración: 04:00 LM: Actividad del tipo Lección Magistral			
14	Ejemplo de sistema completo Duración: 02:00 LM: Actividad del tipo Lección Magistral			Ejercicio evaluable EX: Técnica del tipo Examen Escrito Evaluación continua Duración: 02:00
15				
16				
17				Examen final EX: Técnica del tipo Examen Escrito Evaluación sólo prueba final Duración: 04:00

Las horas de actividades formativas no presenciales son aquellas que el estudiante debe dedicar al estudio o al trabajo personal.

Para el cálculo de los valores totales, se estima que por cada crédito ECTS el alumno dedicará dependiendo del plan de estudios, entre 26 y 27 horas de trabajo presencial y no presencial.

* El cronograma sigue una planificación teórica de la asignatura y puede sufrir modificaciones durante el curso.

7. Actividades y criterios de evaluación

7.1. Actividades de evaluación de la asignatura

7.1.1. Evaluación continua

Sem.	Descripción	Modalidad	Tipo	Duración	Peso en la nota	Nota mínima	Competencias evaluadas
8	Ejercicio evaluable	EX: Técnica del tipo Examen Escrito	Presencial	02:00	35%	/ 10	CE21 CG1 CE36 CE37
11	Práctica de laboratorio	OT: Otras técnicas evaluativas	Presencial	02:00	10%	/ 10	CE21 CG1 CG2
12	Práctica de laboratorio	OT: Otras técnicas evaluativas	Presencial	02:00	10%	/ 10	CE21 CG1 CG2
14	Ejercicio evaluable	EX: Técnica del tipo Examen Escrito	Presencial	02:00	35%	/ 10	CE21 CG1 CG2 CE37

7.1.2. Evaluación sólo prueba final

Sem	Descripción	Modalidad	Tipo	Duración	Peso en la nota	Nota mínima	Competencias evaluadas
11	Práctica de laboratorio	OT: Otras técnicas evaluativas	Presencial	02:00	10%	/ 10	CE21 CG1 CG2
12	Práctica de laboratorio	OT: Otras técnicas evaluativas	Presencial	02:00	10%	/ 10	CE21 CG1 CG2
17	Examen final	EX: Técnica del tipo Examen Escrito	Presencial	04:00	80%	/ 10	CG2 CE36 CE37 CE21 CG1

7.1.3. Evaluación convocatoria extraordinaria

No se ha definido la evaluación extraordinaria.

7.2. Criterios de evaluación

El **10 % de la evaluación continua** se conseguirá por la asistencia y participación en clase, así como por la resolución y entrega de ejercicios propuestos en las clases.

La asignatura se aprobará cuando se obtenga una calificación mayor o igual a 5 puntos sobre un total de 10.

Los estudiantes serán evaluados, por defecto, mediante evaluación continua. El estudiante que desee renunciar a la evaluación continua y optar a la evaluación por prueba final (formada por una o más actividades de evaluación global de la asignatura), deberá comunicarlo por escrito al coordinador de la asignatura mediante una solicitud presentada en la Secretaría del Departamento de Ingeniería Electrónica antes de finalizar la tercera semana del semestre.

La evaluación comprobará si los estudiantes han adquirido las competencias de la asignatura. Por tanto, la evaluación mediante prueba final usará los mismos tipos de técnicas evaluativas que se usan en la evaluación continua y se realizarán en las fechas y horas de evaluación final aprobadas por la Junta de Escuela para el presente curso y semestre, salvo aquellas actividades de evaluación de resultados del aprendizaje de difícil calificación en una prueba final. En este caso, se podrán realizar dichas actividades de evaluación a lo largo del curso. La evaluación en la convocatoria extraordinaria se realizará exclusivamente a través del sistema de prueba final.

Evaluación continua:

Es el procedimiento recomendado y comprenderá los siguientes apartados:

- Entrega de ejercicios y participación en clase (10%)
- Examen parcial 1 (35%)
- Examen parcial 2 (35%)
- Realización de prácticas en el laboratorio (20%)

Prueba final:

Los estudiantes que hayan renunciado a la evaluación continua deberán realizar el examen final y además la realización de las prácticas en el laboratorio con la misma normativa y fechas que los alumnos que sigan la evaluación continua.

Convocatoria extraordinaria

Será similar a la prueba final de la convocatoria ordinaria.

8. Recursos didácticos

8.1. Recursos didácticos de la asignatura

Nombre	Tipo	Observaciones
Presentaciones	Recursos web	En el moodle de la asignatura habrá una copia de todo el material utilizado en las clases, así como el necesario para la realización de los ejercicios.
Digital Design and Computer Architecture	Bibliografía	Autores: D. Harris & S. Harris. Editorial: Elsevier
Digital Design: Principles and Practices	Bibliografía	Libro adicional de consulta Autor: J.F. Wakerly Editorial: Prentice Hall