

**ANX-PR/CL/001-02**  
**GUÍA DE APRENDIZAJE**

**ASIGNATURA**

Electronica analogica

**CURSO ACADÉMICO - SEMESTRE**

2015-16 - Segundo semestre

## Datos Descriptivos

---

<b>Nombre de la Asignatura</b>	Electronica analogica
<b>Titulación</b>	09TT - Grado en Ingenieria de Tecnologias y Servicios de Telecomunicacion
<b>Centro responsable de la titulación</b>	E.T.S. de Ingenieros de Telecomunicacion
<b>Semestre/s de impartición</b>	Cuarto semestre
<b>Módulo</b>	Comun rama
<b>Materia</b>	Electronica
<b>Carácter</b>	Obligatoria
<b>Código UPM</b>	95000020
<b>Nombre en inglés</b>	Analog Electronics

## Datos Generales

---

<b>Créditos</b>	3	<b>Curso</b>	2
<b>Curso Académico</b>	2015-16	<b>Período de impartición</b>	Febrero-Junio
<b>Idioma de impartición</b>	Castellano	<b>Otros idiomas de impartición</b>	

## Requisitos Previos Obligatorios

---

### Asignaturas Superadas

El plan de estudios Grado en Ingenieria de Tecnologias y Servicios de Telecomunicacion no tiene definidas asignaturas previas superadas para esta asignatura.

### Otros Requisitos

El plan de estudios Grado en Ingenieria de Tecnologias y Servicios de Telecomunicacion no tiene definidos otros requisitos para esta asignatura.

## Conocimientos Previos

---

### Asignaturas Previas Recomendadas

Electronica e instrumentacion basicas

Introduccion a la electronica

Introduccion al analisis de circuitos

### Otros Conocimientos Previos Recomendados

El coordinador de la asignatura no ha definido otros conocimientos previos recomendados.



CAMPUS  
DE EXCELENCIA  
INTERNACIONAL

**UNIVERSIDAD POLITÉCNICA DE MADRID**  
E.T.S. de Ingenieros de Telecomunicacion  
**PROCESO DE SEGUIMIENTO DE TÍTULOS OFICIALES**

ANX-PR/CL/001-02: GUÍA DE APRENDIZAJE



Código PR/CL/001

## Competencias

---

CECT1 - Capacidad para aprender de manera autónoma nuevos conocimientos y técnicas adecuados para la concepción, el desarrollo o la explotación de sistemas y servicios de telecomunicación

CG2 - Que los estudiantes sepan aplicar sus conocimientos a su trabajo o vocación de una forma profesional y posean las competencias que suelen demostrarse por medio de la elaboración y defensa de argumentos y la resolución de problemas dentro de su área de estudio

CG5 - Que los estudiantes hayan desarrollado aquellas habilidades de aprendizaje necesarias para emprender estudios posteriores con un alto grado de autonomía

## Resultados de Aprendizaje

---

RA203 - Capacidad para el análisis de circuitos realimentados y su respuesta en frecuencia con análisis de su estabilidad, su compensación o su oscilación.

RA202 - Capacidad para el análisis de la respuesta en frecuencia de los circuitos electrónicos y su representación como diagrama asintótico de Bode (módulo y fase).

## Profesorado

---

### Profesorado

Nombre	Despacho	e-mail	Tutorías
Ferreiros Lopez, Javier		javier.ferreiros@upm.es	
Gonzalez Sanz, Fernando <b>(Coordinador/a)</b>	C-229	fernando.gonzalez@upm.es	V - 10:15 - 11:15
Kontaxakis Antoniadis, Georgios		g.kontaxakis@upm.es	
Gacevic, Zarko		zarko.gacevic@upm.es	
Lopez Martin, Juan Antonio		juanantonio.lopez@upm.es	

**Nota.-** Las horas de tutoría son orientativas y pueden sufrir modificaciones. Se deberá confirmar los horarios de tutorías con el profesorado.

## Descripción de la Asignatura

---

Con esta asignatura se pretende el dominio de la metodología de análisis de la respuesta en frecuencia de los circuitos electrónicos y su representación como diagrama asintótico de Bode (módulo y fase) así como el dominio de la metodología de análisis de circuitos realimentados y su respuesta en frecuencia con análisis de su estabilidad, su compensación o su oscilación.

## Temario

---

1. Análisis de la respuesta en frecuencia de los circuitos electrónicos y su representación como diagrama asintótico de Bode (módulo y fase).
  - 1.1. Respuesta en bajas frecuencias
  - 1.2. Diagramas de Bode
  - 1.3. Respuesta en altas frecuencias
2. Análisis de circuitos realimentados y su respuesta en frecuencia con análisis de su estabilidad, su compensación o su oscilación.
  - 2.1. Introducción. Teoría de la realimentación
  - 2.2. Efectos sobre la sensibilidad. Ancho de banda y distorsión
  - 2.3. Topologías básicas de amplificadores realimentados
  - 2.4. Análisis de amplificadores realimentados
  - 2.5. Estabilidad de amplificadores realimentados
  - 2.6. Osciladores sinusoidales

## Cronograma

**Horas totales:** 33 horas y 20 minutos

**Horas presenciales:** 33 horas y 20 minutos (42.7%)

**Peso total de actividades de evaluación continua:**  
100%

**Peso total de actividades de evaluación sólo prueba final:**  
100%

Semana	Actividad Presencial en Aula	Actividad Presencial en Laboratorio	Otra Actividad Presencial	Actividades Evaluación
Semana 1	<b>Clases teóricas y resolución de problemas</b> Duración: 02:00 LM: Actividad del tipo Lección Magistral			
Semana 2	<b>Clases teóricas y resolución de problemas</b> Duración: 02:00 LM: Actividad del tipo Lección Magistral			
Semana 3	<b>Clases teóricas y resolución de problemas</b> Duración: 02:00 LM: Actividad del tipo Lección Magistral			
Semana 4	<b>Clases teóricas y resolución de problemas</b> Duración: 01:40 LM: Actividad del tipo Lección Magistral			<b>Ejercicio puntuable en clase</b> Duración: 00:20 EX: Técnica del tipo Examen Escrito Evaluación continua Actividad presencial
Semana 5	<b>Clases teóricas y resolución de problemas</b> Duración: 02:00 LM: Actividad del tipo Lección Magistral			
Semana 6	<b>Clases teóricas y resolución de problemas</b> Duración: 02:00 LM: Actividad del tipo Lección Magistral			
Semana 7	<b>Clases teóricas y resolución de problemas</b> Duración: 02:00 LM: Actividad del tipo Lección Magistral			<b>Prueba P1 de evaluación continua</b> Duración: 01:20 EX: Técnica del tipo Examen Escrito Evaluación continua Actividad presencial
Semana 8	<b>Clases teóricas y resolución de problemas</b> Duración: 02:00 LM: Actividad del tipo Lección Magistral			
Semana 9	<b>Clases teóricas y resolución de problemas</b> Duración: 02:00 LM: Actividad del tipo Lección Magistral			

Semana 10	<b>Clases teóricas y resolución de problemas</b> Duración: 02:00 LM: Actividad del tipo Lección Magistral			
Semana 11	<b>Clases teóricas y resolución de problemas</b> Duración: 02:00 LM: Actividad del tipo Lección Magistral			
Semana 12	<b>Clases teóricas y resolución de problemas</b> Duración: 01:40 LM: Actividad del tipo Lección Magistral			<b>Ejercicio puntuable en clase</b> Duración: 00:20 EX: Técnica del tipo Examen Escrito Evaluación continua Actividad presencial
Semana 13	<b>Clases teóricas y resolución de problemas</b> Duración: 02:00 LM: Actividad del tipo Lección Magistral			
Semana 14	<b>Clases teóricas y resolución de problemas</b> Duración: 02:00 LM: Actividad del tipo Lección Magistral			
Semana 15	<b>Clases teóricas y resolución de problemas</b> Duración: 02:00 LM: Actividad del tipo Lección Magistral			
Semana 16				
Semana 17				<b>Prueba evaluación continua P2</b> Duración: 02:00 EX: Técnica del tipo Examen Escrito Evaluación continua Actividad presencial <b>Examen final</b> Duración: 03:20 EX: Técnica del tipo Examen Escrito Evaluación sólo prueba final Actividad presencial

**Nota.-** El cronograma sigue una planificación teórica de la asignatura que puede sufrir modificaciones durante el curso.

**Nota 2.-** Para poder calcular correctamente la dedicación de un alumno, la duración de las actividades que se repiten en el tiempo (por ejemplo, subgrupos de prácticas") únicamente se indican la primera vez que se definen.



## Actividades de Evaluación

Semana	Descripción	Duración	Tipo evaluación	Técnica evaluativa	Presencial	Peso	Nota mínima	Competencias evaluadas
4	Ejercicio puntuable en clase	00:20	Evaluación continua	EX: Técnica del tipo Examen Escrito	Sí	5%		CECT1, CG2, CG5
7	Prueba P1 de evaluación continua	01:20	Evaluación continua	EX: Técnica del tipo Examen Escrito	Sí	20%		CECT1, CG2, CG5
12	Ejercicio puntuable en clase	00:20	Evaluación continua	EX: Técnica del tipo Examen Escrito	Sí	5%		CECT1, CG2, CG5
17	Prueba evaluación continua P2	02:00	Evaluación continua	EX: Técnica del tipo Examen Escrito	Sí	70%		CECT1, CG2, CG5
17	Examen final	03:20	Evaluación sólo prueba final	EX: Técnica del tipo Examen Escrito	Sí	100%	5 / 10	CECT1, CG2, CG5

## Criterios de Evaluación

Filosofía general de evaluación:

\* Evaluación continua: (5% + 5%) de dos ejercicios en clase + 20% de prueba P1 + 70% de prueba P2

\* Evaluación final: 100% examen

Procedimiento:

Los estudiantes serán evaluados, por defecto, mediante evaluación continua. La calificación de la asignatura se realizará entonces del siguiente modo:

**NOTA FINAL = 20% Primera prueba (P1) + 10% Ejercicios escritos en clase + 70% Segunda prueba (P2)**

Los estudiantes tendrán una segunda oportunidad de mejorar la nota de P1 presentándose a la prueba P1R que se hará en las mismas fechas que la prueba P2.

En cumplimiento de la Normativa de Evaluación de la Universidad Politécnica de Madrid, los estudiantes que lo deseen serán evaluados mediante un único examen final siempre y cuando lo comuniquen al Director del Departamento de Ingeniería Electrónica mediante solicitud presentada en el registro de la Escuela Técnica Superior de Ingenieros de Telecomunicación antes del día 16 de mayo de 2016. Esta opción supone la renuncia a la evaluación continua e implica la realización de las pruebas P1R (20% de la nota) y P2 (70% de la nota) el día del examen de junio más unas preguntas adicionales para completar el peso restante del 10%.

## Recursos Didácticos

Descripción	Tipo	Observaciones
"Método de análisis de circuitos con realimentación positiva en frecuencias medias", Fundetel, (ETSIT-UPM), 2015	Bibliografía	Notas docentes del Tema 2 elaboradas por el equipo de profesores de la asignatura
N.R. Malik, "Electronic Circuits: Analysis, Simulation and Design", Prentice Hall, 1997. Disponible en castellano, Prentice Hall, 1996	Bibliografía	
A.S. Sedra & K.C. Smith, "Microelectronic Circuits", Oxford University Press, 1998. Disponible en castellano, Oxford University Press, 1999	Bibliografía	
J.I. Izpura, "Diseño con Amplificadores Operacionales: Control básico de las realimentaciones", Fundetel, ETSIT-UPM, 2004	Bibliografía	
Sergio Franco, "Design with operational amplifiers and analog integrated circuits", McGraw-Hill 2002, 3ªed. Disponible en castellano, McGraw-Hill 2005, 3ªed.	Bibliografía	
J.M. Fiore, "Amplificadores Operacionales y Circuitos Integrados Lineales", Thomson International, 2002	Bibliografía	
P.R. Gray & R.G. Meyer, "Análisis y diseño de circuitos integrados analógicos", Prentice Hall Hispanoamericana, 1995	Bibliografía	
Página web de la asignatura <a href="https://moodle.upm.es/titulaciones/oficiales/login/login.php">https://moodle.upm.es/titulaciones/oficiales/login/login.php</a>	Recursos web	