



POLITÉCNICA

CAMPUS
DE EXCELENCIA
INTERNACIONAL

PROCESO DE
COORDINACIÓN DE LAS
ENSEÑANZAS PR/CL/001



E.T.S. de Ingenieros de
Telecomunicacion

ANX-PR/CL/001-01

GUÍA DE APRENDIZAJE

ASIGNATURA

95000065 - Ingeniería de sistemas electronicos

PLAN DE ESTUDIOS

09TT - Grado En Ingeniería De Tecnologías Y Servicios De Telecomunicacion

CURSO ACADÉMICO Y SEMESTRE

2018/19 - Segundo semestre

Índice

Guía de Aprendizaje

1. Datos descriptivos.....	1
2. Profesorado.....	1
3. Conocimientos previos recomendados.....	2
4. Competencias y resultados de aprendizaje.....	3
5. Descripción de la asignatura y temario.....	4
6. Cronograma.....	6
7. Actividades y criterios de evaluación.....	11
8. Recursos didácticos.....	16

1. Datos descriptivos

1.1. Datos de la asignatura

Nombre de la asignatura	95000065 - Ingenieria de sistemas electronicos
No de créditos	4.5 ECTS
Carácter	Optativa
Curso	Cuarto curso
Semestre	Octavo semestre
Período de impartición	Febrero-Junio
Idioma de impartición	Castellano
Titulación	09TT - Grado en ingenieria de tecnologias y servicios de telecomunicacion
Centro en el que se imparte	09 - Escuela Tecnica Superior de Ingenieros de Telecomunicacion
Curso académico	2018-19

2. Profesorado

2.1. Profesorado implicado en la docencia

Nombre	Despacho	Correo electrónico	Horario de tutorías *
Jose Manuel Moya Fernandez (Coordinador/a)	B-104.1B	jm.moya@upm.es	M - 13:00 - 15:00 J - 09:00 - 10:00 J - 13:00 - 16:00 Preferente: J 9:00-10:00.
Pedro Jose Malagon Marzo	B-113	pedro.malagon.marzo@upm. es	X - 13:00 - 14:00

Josue Pagan Ortiz	C-201.B	j.pagan@upm.es	Sin horario.
-------------------	---------	----------------	--------------

* Las horas de tutoría son orientativas y pueden sufrir modificaciones. Se deberá confirmar los horarios de tutorías con el profesorado.

2.2. Personal investigador en formación o similar

Nombre	Correo electrónico	Profesor responsable
Briongos Herrero, Samira	s.briongos@upm.es	Moya Fernandez, Jose Manuel

3. Conocimientos previos recomendados

3.1. Asignaturas previas que se recomienda haber cursado

- Arquitectura de procesadores
- Sistemas digitales I
- Sistemas digitales II
- Programacion

3.2. Otros conocimientos previos recomendados para cursar la asignatura

- Lenguaje de programación C
- Electrónica digital básica
- Programación en entorno Linux

4. Competencias y resultados de aprendizaje

4.1. Competencias

CE-SE3 - Capacidad de realizar la especificación, implementación, documentación y puesta a punto de equipos y sistemas, electrónicos, de instrumentación y de control, considerando tanto los aspectos técnicos como las normativas reguladoras correspondientes

CE-SE4 - Capacidad para aplicar la electrónica como tecnología de soporte en otros campos y actividades, y no sólo en el ámbito de las Tecnologías de la Información y las Comunicaciones

CG2 - Que los estudiantes sepan aplicar sus conocimientos a su trabajo o vocación de una forma profesional y posean las competencias que suelen demostrarse por medio de la elaboración y defensa de argumentos y la resolución de problemas dentro de su área de estudio

4.2. Resultados del aprendizaje

RA70 - Conocimientos de dispositivos, circuitos, equipos y sistemas electrónicos.

RA337 - Conocimiento sobre modelos de computación, y sobre sistemas continuos, discretos e híbridos: máquinas de estados extendidas y otros modelos de computación concurrentes (SR, dataflow)

RA333 - Conocimiento de lo que es un sistema empotrado o un sistema ciber-físico, sus características y su proceso de diseño.

RA335 - Conocimiento de los modelos de computación y las herramientas de desarrollo de software empotrado. Capacidad de diseño y análisis de programas, optimizando el tamaño, el consumo o el rendimiento. Capacidad para diseñar la validación y prueba de sistemas empotrados.

RA336 - Conocimiento de sistemas concurrentes y de tiempo real y de sistemas operativos multi-tarea. Capacidad para diseñar la planificación de sistemas empotrados de tiempo real.

RA338 - Conocimiento sobre análisis empleando lógica temporal o análisis cuantitativo para la verificación de propiedades formales. Capacidad de analizar el tiempo de ejecución.

RA77 - Capacidad para diseñar dispositivos de interfaz, captura de datos y almacenamiento, y terminales para servicios y sistemas de telecomunicación.

5. Descripción de la asignatura y temario

5.1. Descripción de la asignatura

La **Internet de las Cosas (IoT)**, las **Smart Cities**, los **sistemas de asistencia a la conducción** para evitar accidentes, los sistemas de telemedicina y seguimiento automático de enfermos crónicos o poblaciones de riesgo, y un gran número de aplicaciones que cambiarán nuestras vidas en un futuro muy cercano **dependen de sistemas empotrados que sean seguros y fiables**.

En los últimos dos años hemos sufrido un gran número de ataques en Internet que han causado serias interrupciones de servicio y grandes pérdidas para muchas empresas, y fundamentalmente han explotado las debilidades de sistemas electrónicos conectados con escasos recursos, como cámaras IP, bombillas WiFi, routers WiFi, etc.

Si de verdad queremos explotar el potencial de las tecnologías mencionadas, **tenemos que construir dispositivos electrónicos que funcionen correctamente, incluso en el caso peor**. Este es el objetivo de esta asignatura: desarrollar buenas prácticas de diseño e implementación de sistemas empotrados que permitan afrontar los cambios que se avecinan con confianza.

1	2	3	4	5	6
Especificación	Modelado	Verificación	Implementación	Verificación	Análisis
<i>¿Cuál es el problema?</i>	<i>¿Cómo se resuelve el problema?</i>	<i>¿El modelo cumple la especificación?</i>	<i>Convertir en software (modelo refinado)</i>	<i>¿El modelo refinado cumple la especificación?</i>	<i>¿Se cumplen los plazos en el caso peor?</i>
LTL	FSM / xFSM	Spin (model checking)	fsm.h / fsm.c Ejecutivo cíclico / FreeRTOS / Reactor	Spin (model checking)	Análisis del tiempo de respuesta

Al final del curso, el alumno:

- Utilizará de forma eficiente sistemas operativos de tiempo real, y será capaz de describir su funcionamiento interno.

- Será capaz de escribir programas en C bien estructurados, formalmente correctos y eficientes, teniendo en cuenta restricciones de tiempo real estricto.
- Será capaz de diseñar e implementar sistemas empujados completos basados en microcontroladores, conectando otros componentes hardware.

5.2. Temario de la asignatura

1. Introducción a los sistemas empujados
 - 1.1. Aplicaciones
 - 1.2. Ejemplo de diseño completo
 - 1.3. Proceso de diseño
2. Modelado de comportamientos dinámicos
 - 2.1. Sistemas continuos
 - 2.2. Sistemas discretos
 - 2.3. Máquinas de estados finitos
 - 2.4. Modelos de computación concurrentes
3. Diseño de sistemas empujados
 - 3.1. Microcontroladores para sistemas empujados
 - 3.2. Arquitectura de memoria
 - 3.3. Entrada/Salida
 - 3.4. Multitarea
 - 3.5. Planificación
4. Análisis y verificación
 - 4.1. Invariantes y lógica temporal
 - 4.2. Equivalencia y refinamiento
 - 4.3. Model checking

6. Cronograma

6.1. Cronograma de la asignatura *

Sem	Actividad presencial en aula	Actividad presencial en laboratorio	Otra actividad presencial	Actividades de evaluación
1	<p>1.1. Introducción y conceptos básicos. Sistemas empotrados. Sistemas ciberfísicos. Restricciones. Desarrollo cruzado. 1.3. Proceso de diseño Duración: 01:00 LM: Actividad del tipo Lección Magistral</p> <p>1.2. Ejemplo motivador. Pequeño diseño completo Duración: 01:00 AC: Actividad del tipo Acciones Cooperativas</p>			<p>Test de conceptos básicos ET: Técnica del tipo Prueba Telemática Evaluación continua Duración: 00:05</p> <p>Debate sobre las decisiones de diseño del ejemplo desarrollado durante la semana PG: Técnica del tipo Presentación en Grupo Evaluación continua Duración: 00:55</p> <p>Entrega en github del código de los ejercicios realizados durante la semana ET: Técnica del tipo Prueba Telemática Evaluación continua Duración: 00:00</p>
2	<p>2.1 Modelado de sistemas dinámicos continuos 2.2. Modelado de sistemas dinámicos discretos. 2.3. Máquinas de estados finitos Duración: 01:00 LM: Actividad del tipo Lección Magistral</p> <p>2.3. Ejemplos de diseños de sistemas completos con máquinas de estados Duración: 01:00 AC: Actividad del tipo Acciones Cooperativas</p>			<p>Test de conceptos básicos ET: Técnica del tipo Prueba Telemática Evaluación continua Duración: 00:05</p> <p>Debate sobre las decisiones de diseño del ejemplo desarrollado durante la semana PG: Técnica del tipo Presentación en Grupo Evaluación continua Duración: 00:55</p> <p>Entrega en github del código de los ejercicios realizados durante la semana ET: Técnica del tipo Prueba Telemática Evaluación continua Duración: 00:00</p>
3	<p>2.3. Máquinas de estados finitos. Máquinas de datos extendidas. Errores frecuentes. Duración: 01:00 LM: Actividad del tipo Lección Magistral</p> <p>2.3. Ejemplos de diseños de sistemas completos con máquinas de estados extendidas Duración: 01:00 AC: Actividad del tipo Acciones Cooperativas</p>			<p>Test de conceptos básicos ET: Técnica del tipo Prueba Telemática Evaluación continua Duración: 00:05</p> <p>Debate sobre las decisiones de diseño del ejemplo desarrollado durante la semana PG: Técnica del tipo Presentación en Grupo Evaluación continua Duración: 00:55</p> <p>Entrega en github del código de los ejercicios realizados durante la semana</p>

				ET: Técnica del tipo Prueba Telemática Evaluación continua Duración: 00:00
4	<p>Análisis y verificación 4.1. Invariantes y lógica temporal 4.2. Equivalencia y refinamiento 4.3. Model Checking Duración: 01:00 LM: Actividad del tipo Lección Magistral</p> <p>4.2. Ejemplos de verificación formal de máquinas de estados Duración: 01:00 AC: Actividad del tipo Acciones Cooperativas</p>			<p>Test de conceptos básicos ET: Técnica del tipo Prueba Telemática Evaluación continua Duración: 00:05</p> <p>Debate sobre las decisiones de diseño del ejemplo desarrollado durante la semana PG: Técnica del tipo Presentación en Grupo Evaluación continua Duración: 00:55</p> <p>Entrega en github del código de los ejercicios realizados durante la semana ET: Técnica del tipo Prueba Telemática Evaluación continua Duración: 00:00</p>
5	<p>2.3. Máquinas de estados finitos. Composición concurrente. 3.5. Planificación (ejecutivos cíclicos) Duración: 01:00 LM: Actividad del tipo Lección Magistral</p> <p>3.5. Ejemplo de diseño con ejecutivo cíclico Duración: 01:00 AC: Actividad del tipo Acciones Cooperativas</p>			<p>Test de conceptos básicos ET: Técnica del tipo Prueba Telemática Evaluación continua Duración: 00:05</p> <p>Debate sobre las decisiones de diseño del ejemplo desarrollado durante la semana PG: Técnica del tipo Presentación en Grupo Evaluación continua Duración: 00:55</p> <p>Entrega en github del código de los ejercicios realizados durante la semana ET: Técnica del tipo Prueba Telemática Evaluación continua Duración: 00:00</p>
6	<p>Análisis y verificación 4.1. Invariantes y lógica temporal 4.2. Equivalencia y refinamiento 4.3. Model Checking Duración: 01:00 LM: Actividad del tipo Lección Magistral</p> <p>4.2. Ejercicios de verificación formal de sistemas concurrentes Duración: 01:00 AC: Actividad del tipo Acciones Cooperativas</p>			<p>Test de conceptos básicos ET: Técnica del tipo Prueba Telemática Evaluación continua Duración: 00:05</p> <p>Debate sobre las decisiones de diseño del ejemplo desarrollado durante la semana PG: Técnica del tipo Presentación en Grupo Evaluación continua Duración: 00:55</p> <p>Entrega en github del ejercicio del ejecutivo cíclico (ejercicio 12) TI: Técnica del tipo Trabajo Individual Evaluación continua Duración: 00:00</p>

7	<p>3.4. Diseño de sistemas empotrados. Multitarea. 3.5. Diseño de sistemas empotrados. Planificación (Planificación con prioridades fijas. Introducción a FreeRTOS y RTAI) Duración: 01:00 LM: Actividad del tipo Lección Magistral</p> <p>3.5. Ejercicios de sistemas empotrados con sistema operativo de tiempo real Duración: 01:00 AC: Actividad del tipo Acciones Cooperativas</p>			<p>Test de conceptos básicos ET: Técnica del tipo Prueba Telemática Evaluación continua Duración: 00:05</p> <p>Debate sobre las decisiones de diseño del ejemplo desarrollado durante la semana PG: Técnica del tipo Presentación en Grupo Evaluación continua Duración: 00:55</p> <p>Entrega en github del código de los ejercicios realizados durante la semana ET: Técnica del tipo Prueba Telemática Evaluación continua Duración: 00:00</p>
8	<p>3.5. Diseño de sistemas empotrados. Planificación (Análisis de planificabilidad) Duración: 01:00 LM: Actividad del tipo Lección Magistral</p> <p>3.5. Ejercicios de sistemas empotrados con sistema operativo de tiempo real Duración: 01:00 AC: Actividad del tipo Acciones Cooperativas</p>			<p>Test de conceptos básicos ET: Técnica del tipo Prueba Telemática Evaluación continua Duración: 00:05</p> <p>Debate sobre las decisiones de diseño del ejemplo desarrollado durante la semana PG: Técnica del tipo Presentación en Grupo Evaluación continua Duración: 00:55</p> <p>Entrega en github del código de los ejercicios realizados durante la semana ET: Técnica del tipo Prueba Telemática Evaluación continua Duración: 00:00</p>
9	<p>3.5. Diseño de sistemas empotrados. Planificación (Recursos compartidos y protocolos de herencia de prioridad) Duración: 01:00 LM: Actividad del tipo Lección Magistral</p> <p>3.5. Ejercicios de sistemas empotrados con sistema operativo de tiempo real Duración: 01:00 AC: Actividad del tipo Acciones Cooperativas</p>			<p>Test de conceptos básicos ET: Técnica del tipo Prueba Telemática Evaluación continua Duración: 00:05</p> <p>Debate sobre las decisiones de diseño del ejemplo desarrollado durante la semana PG: Técnica del tipo Presentación en Grupo Evaluación continua Duración: 00:55</p> <p>Entrega en github del código de los ejercicios realizados durante la semana ET: Técnica del tipo Prueba Telemática Evaluación continua Duración: 00:00</p>
	<p>3.5. Diseño de sistemas empotrados. Planificación (Multitarea cooperativa, reactor y análisis) Duración: 01:00 LM: Actividad del tipo Lección Magistral</p> <p>3.5. Ejercicios de sistemas empotrados con reactor</p>			<p>Test de conceptos básicos ET: Técnica del tipo Prueba Telemática Evaluación continua Duración: 00:05</p> <p>Debate sobre las decisiones de diseño del ejemplo desarrollado durante la semana</p>

10	<p>Duración: 01:00 AC: Actividad del tipo Acciones Cooperativas</p>			<p>PG: Técnica del tipo Presentación en Grupo Evaluación continua Duración: 00:55</p> <p>Entrega en github del código de los ejercicios realizados durante la semana ET: Técnica del tipo Prueba Telemática Evaluación continua Duración: 00:00</p> <p>Entrega en github del reto 1 TG: Técnica del tipo Trabajo en Grupo Evaluación continua Duración: 00:00</p>
11	<p>Otras técnicas de diseño y verificación formal Duración: 01:00 LM: Actividad del tipo Lección Magistral</p> <p>Ejercicios y problemas Duración: 02:00 AC: Actividad del tipo Acciones Cooperativas</p>			<p>Test de conceptos básicos ET: Técnica del tipo Prueba Telemática Evaluación continua Duración: 00:05</p> <p>Debate sobre las decisiones de diseño del ejemplo desarrollado durante la semana PG: Técnica del tipo Presentación en Grupo Evaluación continua Duración: 00:55</p> <p>Entrega en github del código del sistema de threads con FreeRTOS (ejercicio 13) TI: Técnica del tipo Trabajo Individual Evaluación continua Duración: 00:00</p>
12	<p>3.2. Diseño de sistemas empujados. Arquitectura de memoria. 3.3. Diseño de sistemas empujados. Entrada/salida. Soluciones a problemas frecuentes. Duración: 01:00 LM: Actividad del tipo Lección Magistral</p>			<p>Test de conceptos básicos ET: Técnica del tipo Prueba Telemática Evaluación continua Duración: 00:05</p> <p>Debate sobre las decisiones de diseño del ejemplo desarrollado durante la semana PG: Técnica del tipo Presentación en Grupo Evaluación continua Duración: 00:55</p> <p>Entrega en github del código de los ejercicios realizados durante la semana ET: Técnica del tipo Prueba Telemática Evaluación continua Duración: 00:00</p>
13	<p>Repaso de aspectos clave y ejercicios Duración: 02:00 PR: Actividad del tipo Clase de Problemas</p>			<p>Debate sobre las decisiones de diseño del ejemplo desarrollado durante la semana PG: Técnica del tipo Presentación en Grupo Evaluación continua Duración: 01:00</p>

14				<p>Debate sobre las decisiones de diseño del ejemplo desarrollado durante la semana PG: Técnica del tipo Presentación en Grupo Evaluación continua Duración: 01:00</p> <p>Entrega en github del sistema basado en reactor (ejercicio 14) TI: Técnica del tipo Trabajo Individual Evaluación continua Duración: 00:00</p> <p>Entrega en github del reto 2 TG: Técnica del tipo Trabajo en Grupo Evaluación continua Duración: 00:00</p>
15				<p>Examen para evaluación continua EX: Técnica del tipo Examen Escrito Evaluación continua Duración: 02:00</p> <p>Examen final EX: Técnica del tipo Examen Escrito Evaluación sólo prueba final Duración: 02:00</p> <p>Diseño de un sistema empotrado TI: Técnica del tipo Trabajo Individual Evaluación sólo prueba final Duración: 01:00</p>
16				
17				

Las horas de actividades formativas no presenciales son aquellas que el estudiante debe dedicar al estudio o al trabajo personal.

Para el cálculo de los valores totales, se estima que por cada crédito ECTS el alumno dedicará dependiendo del plan de estudios, entre 26 y 27 horas de trabajo presencial y no presencial.

* El cronograma sigue una planificación teórica de la asignatura y puede sufrir modificaciones durante el curso.

7. Actividades y criterios de evaluación

7.1. Actividades de evaluación de la asignatura

7.1.1. Evaluación continua

Sem.	Descripción	Modalidad	Tipo	Duración	Peso en la nota	Nota mínima	Competencias evaluadas
1	Test de conceptos básicos	ET: Técnica del tipo Prueba Telemática	Presencial	00:05	1%	/ 10	CG2 CE-SE3 CE-SE4
1	Debate sobre las decisiones de diseño del ejemplo desarrollado durante la semana	PG: Técnica del tipo Presentación en Grupo	Presencial	00:55	0%	/ 10	
1	Entrega en github del código de los ejercicios realizados durante la semana	ET: Técnica del tipo Prueba Telemática	Presencial	00:00	0%	/ 10	
2	Test de conceptos básicos	ET: Técnica del tipo Prueba Telemática	Presencial	00:05	2%	/ 10	CE-SE4 CG2 CE-SE3
2	Debate sobre las decisiones de diseño del ejemplo desarrollado durante la semana	PG: Técnica del tipo Presentación en Grupo	Presencial	00:55	0%	/ 10	
2	Entrega en github del código de los ejercicios realizados durante la semana	ET: Técnica del tipo Prueba Telemática	Presencial	00:00	0%	/ 10	
3	Test de conceptos básicos	ET: Técnica del tipo Prueba Telemática	Presencial	00:05	2%	/ 10	CG2 CE-SE3 CE-SE4
3	Debate sobre las decisiones de diseño del ejemplo desarrollado durante la semana	PG: Técnica del tipo Presentación en Grupo	Presencial	00:55	0%	/ 10	

3	Entrega en github del código de los ejercicios realizados durante la semana	ET: Técnica del tipo Prueba Telemática	Presencial	00:00	0%	/ 10	
4	Test de conceptos básicos	ET: Técnica del tipo Prueba Telemática	Presencial	00:05	2%	/ 10	CE-SE3 CE-SE4 CG2
4	Debate sobre las decisiones de diseño del ejemplo desarrollado durante la semana	PG: Técnica del tipo Presentación en Grupo	Presencial	00:55	0%	/ 10	
4	Entrega en github del código de los ejercicios realizados durante la semana	ET: Técnica del tipo Prueba Telemática	Presencial	00:00	%	/ 10	
5	Test de conceptos básicos	ET: Técnica del tipo Prueba Telemática	Presencial	00:05	2%	/ 10	CE-SE3 CE-SE4 CG2
5	Debate sobre las decisiones de diseño del ejemplo desarrollado durante la semana	PG: Técnica del tipo Presentación en Grupo	Presencial	00:55	0%	/ 10	
5	Entrega en github del código de los ejercicios realizados durante la semana	ET: Técnica del tipo Prueba Telemática	Presencial	00:00	0%	/ 10	
6	Test de conceptos básicos	ET: Técnica del tipo Prueba Telemática	Presencial	00:05	2%	/ 10	CE-SE3 CE-SE4 CG2
6	Debate sobre las decisiones de diseño del ejemplo desarrollado durante la semana	PG: Técnica del tipo Presentación en Grupo	Presencial	00:55	0%	/ 10	
6	Entrega en github del ejercicio del ejecutivo cíclico (ejercicio 12)	TI: Técnica del tipo Trabajo Individual	Presencial	00:00	5%	/ 10	CE-SE3 CG2
7	Test de conceptos básicos	ET: Técnica del tipo Prueba Telemática	Presencial	00:05	2%	/ 10	CE-SE3 CE-SE4 CG2
7	Debate sobre las decisiones de diseño del ejemplo desarrollado durante la semana	PG: Técnica del tipo Presentación en Grupo	Presencial	00:55	0%	/ 10	

7	Entrega en github del código de los ejercicios realizados durante la semana	ET: Técnica del tipo Prueba Telemática	Presencial	00:00	0%	/ 10	
8	Test de conceptos básicos	ET: Técnica del tipo Prueba Telemática	Presencial	00:05	2%	/ 10	CE-SE3 CE-SE4 CG2
8	Debate sobre las decisiones de diseño del ejemplo desarrollado durante la semana	PG: Técnica del tipo Presentación en Grupo	Presencial	00:55	0%	/ 10	
8	Entrega en github del código de los ejercicios realizados durante la semana	ET: Técnica del tipo Prueba Telemática	Presencial	00:00	0%	/ 10	
9	Test de conceptos básicos	ET: Técnica del tipo Prueba Telemática	Presencial	00:05	2%	/ 10	CE-SE3 CE-SE4 CG2
9	Debate sobre las decisiones de diseño del ejemplo desarrollado durante la semana	PG: Técnica del tipo Presentación en Grupo	Presencial	00:55	0%	/ 10	
9	Entrega en github del código de los ejercicios realizados durante la semana	ET: Técnica del tipo Prueba Telemática	Presencial	00:00	0%	/ 10	
10	Test de conceptos básicos	ET: Técnica del tipo Prueba Telemática	Presencial	00:05	2%	/ 10	CE-SE3 CE-SE4 CG2
10	Debate sobre las decisiones de diseño del ejemplo desarrollado durante la semana	PG: Técnica del tipo Presentación en Grupo	Presencial	00:55	0%	/ 10	
10	Entrega en github del código de los ejercicios realizados durante la semana	ET: Técnica del tipo Prueba Telemática	Presencial	00:00	0%	/ 10	
10	Entrega en github del reto 1	TG: Técnica del tipo Trabajo en Grupo	Presencial	00:00	6%	/ 10	CE-SE3 CE-SE4 CG2
11	Test de conceptos básicos	ET: Técnica del tipo Prueba Telemática	Presencial	00:05	2%	/ 10	CE-SE3 CE-SE4 CG2

11	Debate sobre las decisiones de diseño del ejemplo desarrollado durante la semana	PG: Técnica del tipo Presentación en Grupo	Presencial	00:55	0%	/ 10	
11	Entrega en github del código del sistema de threads con FreeRTOS (ejercicio 13)	TI: Técnica del tipo Trabajo Individual	Presencial	00:00	5%	/ 10	CE-SE3 CG2
12	Test de conceptos básicos	ET: Técnica del tipo Prueba Telemática	Presencial	00:05	2%	/ 10	CE-SE3 CE-SE4 CG2
12	Debate sobre las decisiones de diseño del ejemplo desarrollado durante la semana	PG: Técnica del tipo Presentación en Grupo	Presencial	00:55	0%	/ 10	
12	Entrega en github del código de los ejercicios realizados durante la semana	ET: Técnica del tipo Prueba Telemática	Presencial	00:00	0%	/ 10	
13	Debate sobre las decisiones de diseño del ejemplo desarrollado durante la semana	PG: Técnica del tipo Presentación en Grupo	Presencial	01:00	0%	/ 10	
14	Debate sobre las decisiones de diseño del ejemplo desarrollado durante la semana	PG: Técnica del tipo Presentación en Grupo	Presencial	01:00	0%	/ 10	CG2 CE-SE3
14	Entrega en github del sistema basado en reactor (ejercicio 14)	TI: Técnica del tipo Trabajo Individual	Presencial	00:00	5%	/ 10	CE-SE3 CG2
14	Entrega en github del reto 2	TG: Técnica del tipo Trabajo en Grupo	Presencial	00:00	6%	/ 10	CE-SE3 CE-SE4 CG2
15	Examen para evaluación continua	EX: Técnica del tipo Examen Escrito	Presencial	02:00	50%	4 / 10	CE-SE3 CE-SE4 CG2

7.1.2. Evaluación sólo prueba final

Sem	Descripción	Modalidad	Tipo	Duración	Peso en la nota	Nota mínima	Competencias evaluadas
15	Examen final	EX: Técnica del tipo Examen Escrito	Presencial	02:00	80%	5 / 10	CE-SE3 CE-SE4 CG2

15	Diseño de un sistema empotrado	TI: Técnica del tipo Trabajo Individual	No Presencial	01:00	20%	/ 10	CE-SE3 CE-SE4 CG2
----	--------------------------------	---	---------------	-------	-----	------	-------------------------

7.1.3. Evaluación convocatoria extraordinaria

Descripción	Modalidad	Tipo	Duración	Peso en la nota	Nota mínima	Competencias evaluadas
Examen final extraordinario	EX: Técnica del tipo Examen Escrito	Presencial	02:00	80%	5 / 10	CE-SE3 CE-SE4 CG2
Diseño de un sistema empotrado	TI: Técnica del tipo Trabajo Individual	Presencial	01:00	20%	/ 10	CE-SE3 CE-SE4 CG2

7.2. Criterios de evaluación

Los estudiantes serán evaluados, por defecto, mediante evaluación continua. El estudiante que desee renunciar a la evaluación continua y optar a la evaluación por prueba final (formada por una o más actividades de evaluación global de la asignatura), deberá comunicarlo por escrito, a través del formulario habilitado para tal efecto en el Moodle de la asignatura, antes del 1 de marzo.

La evaluación comprobará si los estudiantes han adquirido las competencias de la asignatura. Por tanto, la evaluación mediante prueba final usará los mismos tipos de técnicas evaluativas que se usan en la evaluación continua (EX, ET, TG, etc.), y se realizarán en las fechas y horas de evaluación final aprobadas por la Junta de Escuela para el presente curso y semestre, salvo aquellas actividades de evaluación de resultados del aprendizaje de difícil calificación en una prueba final. En este caso, se podrán realizar dichas actividades de evaluación a lo largo del curso.

La evaluación en la convocatoria extraordinaria se realizará exclusivamente a través del sistema de prueba final.

CONVOCATORIA ORDINARIA: MODALIDAD EVALUACIÓN CONTINUA: La asignatura se aprobará cuando se obtenga una calificación mayor o igual a 5 puntos sobre un total de 10. Dicha calificación es la suma de las calificaciones correspondientes a las diferentes actividades de evaluación (test semanal, entregas de ejercicios y retos por github y examen final teórico-práctico por escrito). Además, para poder aprobar en la modalidad de evaluación continua, es necesario obtener una nota mínima de 4 puntos (sobre 10) en el examen escrito que se

realizará en la convocatoria oficial.

CONVOCATORIA ORDINARIA: EVALUACIÓN MEDIANTE UNA ÚNICA PRUEBA FINAL: el 80% de la calificación de los alumnos que presenten el escrito arriba referido se otorgará en función de una única prueba final a celebrar en la convocatoria oficial, en la que es necesario obtener una nota mínima de 5 puntos (sobre 10) para aprobar. Además, es necesario haber presentado por github, antes del día del examen, el código correspondiente al diseño de un sistema empotrado (se entregará una descripción del sistema a realizar al menos 48 horas antes del plazo de entrega), sobre las que se realizarán algunas preguntas de control en el momento de la entrega. Este trabajo supone un 20% de la nota final. La contestación incorrecta de las preguntas de control en el examen supone la anulación de la práctica.

CONVOCATORIA EXTRAORDINARIA: la evaluación de la asignatura en su convocatoria extraordinaria se realizará de la misma forma que la modalidad de evaluación mediante una única prueba final, descrita anteriormente.

8. Recursos didácticos

8.1. Recursos didácticos de la asignatura

Nombre	Tipo	Observaciones
Moodle de la asignatura	Recursos web	
Edward A. Lee y Sanjit A. Seshia. Introduction to Embedded Systems: A Cyber-Physical Systems Approach. Second Edition. MIT Press, 2015. ISBN: 978-0-262-53381-2	Bibliografía	En esta asignatura sólo veremos en profundidad los capítulos 3, 5, 11, 12, 13, 14 y 15
A. Burns y A.J. Wellings. Real-time Systems and Programming Languages: Ada, Real-Time Java and C/Real-Time POSIX. Fourth Edition. International computer science series. Addison- Wesley,	Bibliografía	Complementario, planificación de sistemas de tiempo real.

2009. ISBN: 9780321417459